



[परियोजना कर्मचारियों के लिए विज्ञापन / Advertisement for JRF in VLSI Design](#)

“VLSI Design, FPGA Prototyping, and ASIC Design of a Wavelet Transform-based Wideband Spectrum Sensor for Cognitive Radio Network” नामक अनुसंधान एवं विकास परियोजना पर काम करने के लिए **जूनियर रिसर्च फेलो (जेआरएफ)** के पद के लिए भारतीय उम्मीदवारों से आवेदन आमंत्रित किए जाते हैं।

Applications are invited from the Indian nationals interested in the post of Junior Research Fellow (JRF) to work on the R&D project titled “VLSI Design, FPGA Prototyping, and ASIC Design of a Wavelet Transform-based Wideband Spectrum Sensor for Cognitive Radio Network” sponsored by **ANRF (PMECRG)**.

पदों की संख्या No. of Position	पद Position	विशेषज्ञता का क्षेत्र Area of Specialization/Research	अवधि Duration	कुल वेतन प्रति माह / Consolidated Salary per Month (INR)
1	Junior Research Fellow (JRF)	Digital Circuits and Systems, Hardware-Friendly Algorithm Design, Digital VLSI-Architecture Design, FPGA Based System Design and ASIC Chip Design of Signal Processing tasks for Cognitive Radio Network, Spectrum Sensing, Digital Signal Processing, Wireless Communication	Initially for one year. May be extended depending on the performance. The position is co-terminus with the project.	Rs. 37,000/- + HRA (as per institute Norms)

आवश्यक योग्यता और मानदंड / Minimum Qualification and Criteria:

1. **M.E./M.Tech./MS(R)** or equivalent degree in CSE/ECE/EE/Microelectronics/VLSI Design and allied subjects with 65% marks or equivalent and **and having qualified GATE or an equivalent National-Level Examination conducted by Central Government Departments/Agencies**. 5% marks relaxation for ST/SC/PH candidates. Students awaiting results may also apply.

OR

Candidates with **B.E. /B.Tech/M.Sc.** in CSE/ECE/EE/Electronics/Microelectronics/VLSI Design/Embedded Systems and allied subjects with 65% marks or equivalent from a

recognized Institute/University **and having qualified valid GATE or an equivalent National-Level Examination conducted by Central Government Departments/Agencies.** 5% marks relaxation for ST/SC/PH candidates. Students awaiting results may also apply.

Note : Equivalent National-Level Examinations include CSIR-UGC NET, examinations conducted by DST, DBT, DAE, DOS, DRDO, MoE, ICAR, ICMR, IITs, IISc, IISERs, NISER, etc., as per prevailing ANRF/DST norms.

2. Candidates having *experience in Digital Electronics/ Wireless Communication/Digital Signal Processing/Digital VLSI Architecture Design/ FPGA Based System Design/Verilog/VHDL and EDA tools* (Cadence, Synopsys, etc.) **will be given preference.**

वांछित योग्यता / **Desirable Qualification:**

Sound knowledge in the area of Digital Electronics/ Wireless Communication /Digital Signal Processing/Digital VLSI Architecture Design/ FPGA Based System Design/Verilog/VHDL and EDA tools (Cadence, Synopsys, etc.).

ऊपरी आयु सीमा / Upper age limit: 28 years.

(आयु में छूट: एससी/एसटी/ओबीसी/महिला और शारीरिक रूप से विकलांग उम्मीदवारों के लिए ऊपरी आयु सीमा में 5 वर्ष तक की छूट है)।

(Age relaxation: The upper age limit is relaxable up to 5 years for SC/ST/OBC/women and physically handicapped candidates).

आवेदन प्रक्रिया / **Application Process:**

मांगे गए विवरण, प्रमाणपत्रों की स्कैन की गई प्रतियां, अन्य सहायक दस्तावेजों के साथ विधिवत भरा हुआ आवेदन पत्र **15.07.2026 तक** ऑनलाइन पोर्टल (<https://apply.iitjammu.ac.in/#/home>) के माध्यम से अपलोड किया जाना चाहिए। कृपया संदर्भित आवेदन पोर्टल पर [अनुबंध/प्रोजेक्ट स्टाफ/जेआरएफ/एसआरएफ] टैब के माध्यम से आवेदन करें।

Duly filled application form, along with the requested details, scanned copies of certificates, and other supporting documents, should be uploaded through the online portal (<https://apply.iitjammu.ac.in/#/home>) **by 15.07.2026** Please apply through the [contract/project staff/JRF/SRF] tab on the referred application portal.

महत्वपूर्ण बिंदु / **Important Points:**

1. आवेदक प्रस्तुत की गई जानकारी, अन्य दस्तावेजों और तस्वीरों की प्रामाणिकता के लिए जिम्मेदार होगा।
The applicant will be responsible for the authenticity of the information, other documents, and photographs submitted.

2. केवल निर्धारित योग्यता रखने से यह सुनिश्चित नहीं हो जाता कि उम्मीदवार को साक्षात्कार के लिए बुलाया जाएगा। उम्मीदवारों को योग्यता और परियोजना की आवश्यकता के आधार पर शॉर्टलिस्ट किया जा सकता है।

Merely possessing the prescribed qualification does not ensure that the candidate will be called for an Interview. The candidates may be shortlisted based on merit and need for the project.

3. शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार के बारे में ई-मेल द्वारा सूचित किया जाएगा। इसलिए, उम्मीदवार को अपने आवेदन में वैध ई-मेल आईडी और फोन नंबर की जानकारी देनी होगी।

Shortlisted candidates will be informed by e-mail about the interview. So, the candidate must provide valid e-mail IDs, and phone number information in their applications.

4. शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार तिथि पर एक अद्यतन सीवी और अपनी शैक्षणिक योग्यता का समर्थन करने वाली मार्कशीट/प्रमाणपत्र की मूल और सत्यापित फोटोकॉपी के साथ साक्षात्कार के लिए उपस्थित होना होगा। केवल शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार के लिए बुलाया जाएगा। साक्षात्कार का समय शॉर्टलिस्ट किए गए

उम्मीदवारों को ई-मेल द्वारा सूचित किया जाएगा। साक्षात्कार ऑनलाइन/ऑफ़लाइन प्लेटफ़ॉर्म का उपयोग करके आयोजित किया जाएगा।

Shortlisted candidates must present themselves for the interview on the interview date with an updated CV and original and attested photocopies of mark sheets/certificates supporting their academic qualifications. Only shortlisted candidates will be called for the interview. The time of the interview will be informed to the shortlisted candidates by e-mail. The interview will be held using the online/offline platform.

5. पद पर शामिल होने के लिए बुलाए गए उम्मीदवारों को अपने स्वयं के फंड पर आईआईटी जम्मू पहुंचना चाहिए। यदि नौकरी की पेशकश की जाती है तो पद पर शामिल होने के लिए टीए/डीए की अनुमति नहीं है।

Candidates called for interview should reach IIT Jammu on their own fund. TA/DA is not permissible to appear offline interview or joining the position if job is offered.

6. जो अभ्यर्थी पहले से ही कार्यरत हैं, उन्हें चयनित होने पर अपने नियोक्ता से कार्यमुक्ति प्रमाणपत्र प्रस्तुत करना होगा।

Candidates who are already employed should produce a relieving certificate from their employers if selected.

7. विधिवत भरा हुआ आवेदन प्राप्त करने की अंतिम तिथि **15.07.2026** है।

The last date for receiving the duly filled-in application is **15.07.2026**.

8. साक्षात्कार की तारीख शॉर्टलिस्ट किए गए उम्मीदवारों को ईमेल के माध्यम से सूचित की जाएगी।

The date of the interview will be informed to the shortlisted candidates through email.

9. उम्मीदवार को शैक्षणिक योग्यता, अनुभव आदि के संबंध में सभी दस्तावेज अपलोड करने होंगे।

Candidate must upload all the documents with respect to educational qualification **(10, 12, graduation, post-graduation etc. and also experience, etc.**

10. उपरोक्त अंग्रेजी और हिंदी दोनों में दर्शाया गया है। भाषा में किसी भी भ्रम/स्पष्टता के मामले में, अंग्रेजी संस्करण को अंतिम माना जाएगा।

The above are indicated in both English and Hindi. In case of any confusion /clarity in language, the English version will be considered as final.

पत्राचार के लिए पता /Address for Correspondence :

डॉ. रोहित बुद्धीराम चौरसिया / Dr. Rohit Chaurasiya

भारतीय प्रौद्योगिकी संस्थान जम्मू /Indian Institute of Technology Jammu

विद्युतीय अभियांत्रिकी विभाग / Department of Electrical Engineering

जगती, एनएच-44 नगरोटा बाईपास जम्मू। 182211 /P.O. Nagrota, Jagti, Jammu, 182211, India

ईमेल / Email: rohit.chaurasiya@iitjammu.ac.in